**ERA-Praktikum, Projekt 2 – VHDL – Protokoll**

*Fünftes Treffen – 25.05.2018*

Ziel:

* Grobe Implementierung, vor allem etwas „Lauffähiges“
* Allgemeines Verständnis des Build-Prozesses

Ablauf:

* Erklärung von Makefiles; Ansätze, wie diese aussehen sollten
* Fertigstellung einer ersten (nicht finalen!) Implementierung, diese kann über die Testbench Eingaben bekommen und die Ausgaben werden von der Testbench weiterverarbeitet
* Ausarbeitung einer finalen Struktur für das Programm
* Organisation des Weiteren Vorgehens

Ergebnisse:

* Erstes testbares Programmkonstrukt
* Klare Idee, wie weiterführend gearbeitet werden muss
* Zunächst kein Treffen mehr nötig, stattdessen online-Zusammenarbeit, wenn es zeitlich passt